

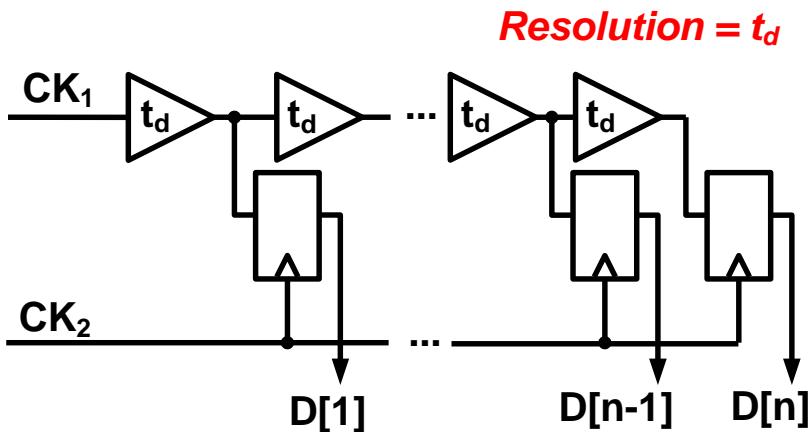
積分器とSARADCを用いた1ps分解能の 時間・デジタル変換器

○徐 祖楽、宮原 正也、松澤 昭
東京工業大学 松澤・岡田研究室

学生17

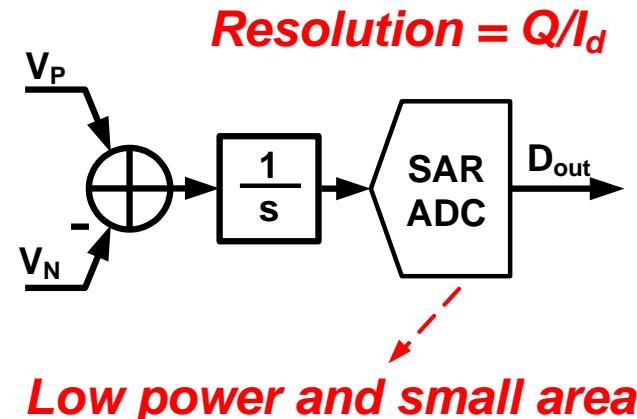
Issue

- Most conventional TDC
- Limited resolution



Proposal

- High resolution in charge domain (**1ps achieved**)
- Advantages of SAR-ADC



Low power and small area