

インバータを用いた送受信器に関する研究

山岸 世明,松永 賢一,ドンター ゴクヒュイ宮原 正也,松澤 昭東京工業大学大学院理工学研究科電子物理工学専攻



発表内容

- → 背景·目的
- > 送受信器
 - -要求性能
 - -回路構成
 - -設計法
- > シミュレーション結果・レイアウト
- 結論

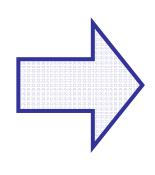


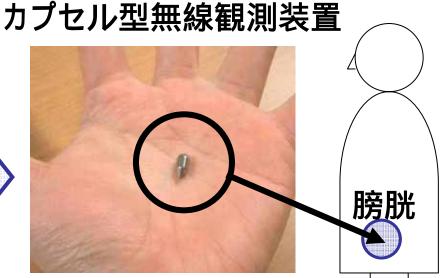
背景・目的

尿失禁治療のため膀胱内に留置可能な小型な 無線測定システムが望まれている

尿道カテーテル







- × 有線測定(行動の制約)
- × 患者の負担大

無線測定 患者の負担小

低消費電力な送受信器の提案・評価を行う



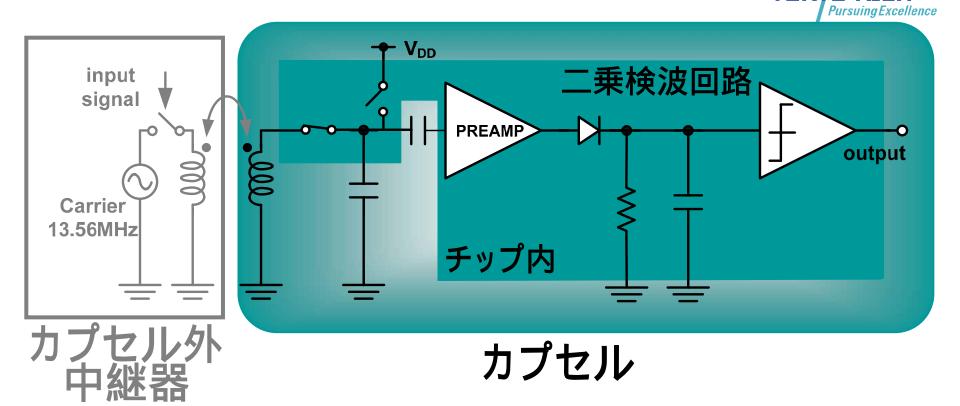
本送受信器の要求性能

	/ 4	
TOK	YD TECH Pursuing Excellence	

目標性能		理由など
変調方式	ASK100% (OOSK)	回路が簡単で低消費電力化が容易
通信速度	2.5kbps	通信システムから算出
消費電流	5uA	測定時間・電池容量から算出
周波数	13.56MHz	人体の透過率が比較的大きい
通信距離	15cm程度	体表から膀胱までの距離を想定
入力電圧	15mV _{pp} 程度	実験値

小型の無線システムでは電池容量が限られるので 消費電力が最も厳しい

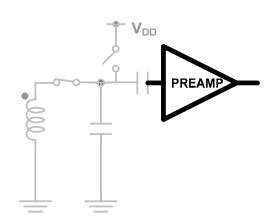


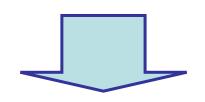


回路は二乗検波回路・アンプ・スイッチから成る。今回は主にプリアンプとスイッチについて検討した。

アンプに要求される性能は

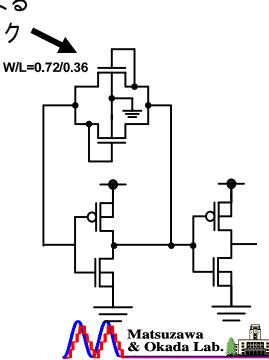
消費電流	~3µA
ゲイン	40dB
	(input 15mV _{pp} → output 1.5V _{pp})





MOSダイオードによる 高抵抗フィードバック

低消費電力化のためアンプには、 バイアス電流源の不要な セルフバイアスインバータを用いる



アンプのサイズ設計

目標とする消費電流から、電流・gmが決まる

$$I_{ds} = 3\mu A$$

$$g_{m} = \frac{2I_{ds}}{V_{off}} = \frac{2 \times 3\mu A}{0.3V} = 20\mu S$$

インバーダの貫通電流/penetrate(=/ds)の最大値は以下の式で与えられる

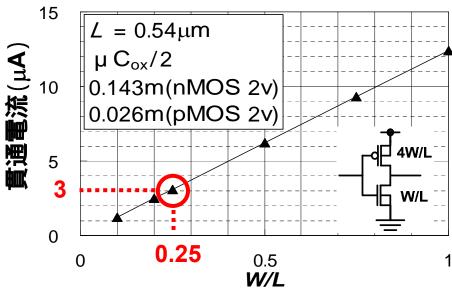
$$I_{\text{penetrate}} = \frac{1}{2} \beta_{\text{n}} \beta_{\text{p}} \left(\frac{V_{\text{DD}} - V_{\text{thN}} - |V_{\text{thP}}|}{\sqrt{\beta_{\text{n}}} - \sqrt{\beta_{\text{p}}}} \right)^{2} \propto \frac{W}{L}$$
$$\left(\beta_{\text{n}} = \mu C_{\text{ox}} \frac{W}{L}, \beta_{\text{p}} = \mu C_{\text{ox}} \frac{4W}{L} \right)$$

:. W/L = 1/4

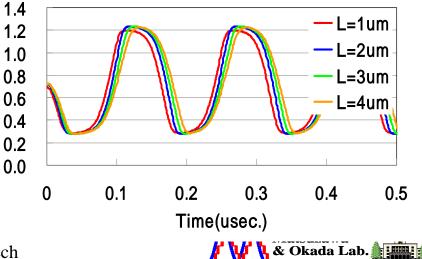
インバーターアンプのゲインの最大値は $Gain = rac{g_{\sf mn} + g_{\sf mp}}{g_{\sf dsn} + g_{\sf dsp}}$

 g_{ds} はLに依存するので、目標とするゲインからLが決まる。シミュレーションの結果、 $L=1\mu m$ で十分であることがわかった

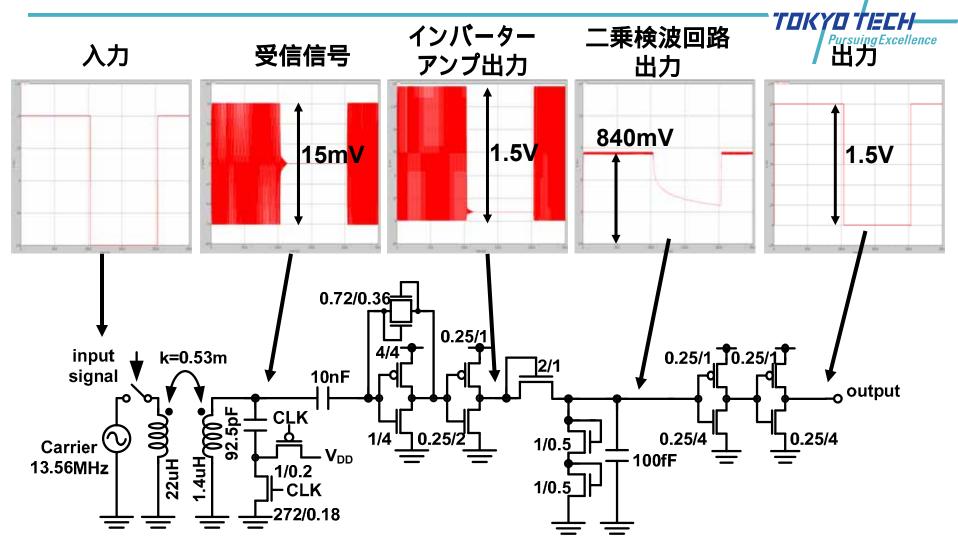
W/L vs 貫通電流



インバータアンプの出力信号



シミュレーション結果



15mVppの受信信号を復調できていることを確認した



9

<信号送信方法>

スイッチドキャパシタによる充放電で

LC共振を起こし、誘導結合した

受信コイルに信号を送信する



回路が単純

低消費電力 (容量の充電のみ)

問題点

× LとCの間のスイッチオン抵抗 Q値が劣化 信号振幅の低下

信号送信

 V_{DD}



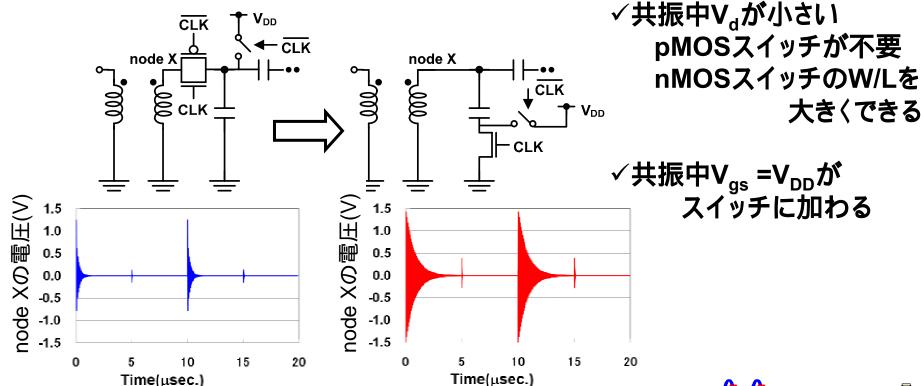
Q値を劣化させないために オン抵抗の小さなスイッチの設計が重要 容量充電

送信用スイッチの最適設計

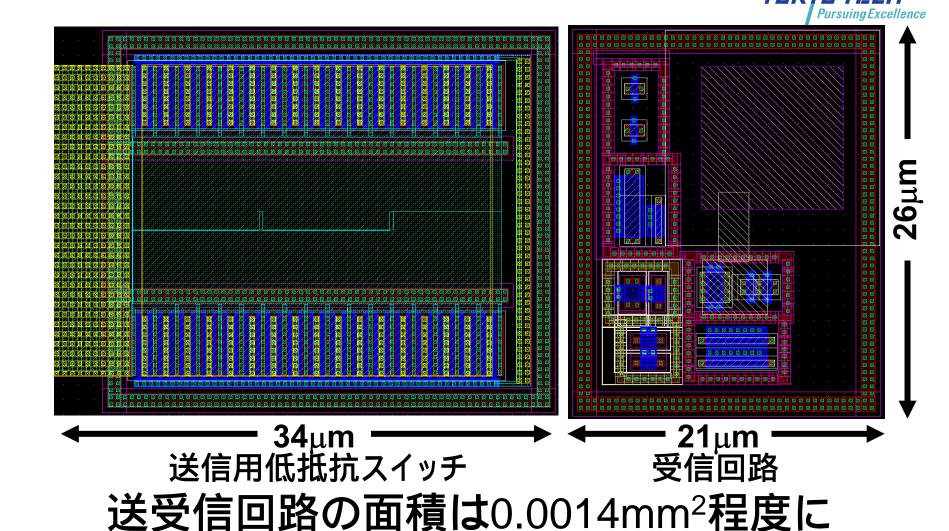
スイッチのオン抵抗を小さくするには・・・

- ✓大きなW/L(1500以上@nMOS スイッチ)
- ✓大きなオーバードライブ電圧

スイッチは容量とグランドに置くのが望ましい



T. Yamagishi, Tokyo Tech



抑えられている



• 膀胱内圧測定システム用の低消費電力の送受信機の設計・シミュレーションを行った. セルフバイアスインバーターアンプの設計、

セルフハイアスインハーターアンフの設計、 送信用スイッチの最適化により

シミュレーション結果として

消費電力:6.3μW (4.2μΑ)

@5kbps, 受信時, V_{dd}=1.5V

を達成した.



本研究の一部は、文部科学省委託研 『地域科学技術振興施策』において 大阪大学今井研究室·奈良県立医科大学 並びに、東京大学大規模集積システム設計 教育研究センターを通し、 日本ケイデンス株式会社の協力で行われた ものである。